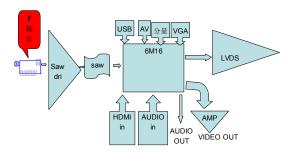
8M20 维修手册

一、8M20 系列机芯功能介绍和电源分配

1: 机芯功能简介

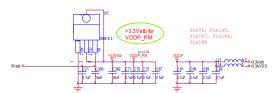
本系列机芯采用 MSTAR 的 M6M16 芯片共有一路侧 AV, 一路后 AV, 一路分量、一路射频 一路 VGA, 一路 S 端子输入; 一组 AV 输出; 一路简单 USB。其中 M11 结构有 2 路后 AV, 2 路分量输入, 件音输入经 4052 切换, 见下略图;



2: 电源分配

8M20 机芯采用的开关电源分为两种,下面做概述,具体请参考原理图:

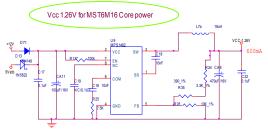
1、26 寸 S15 电源 5VST 12V



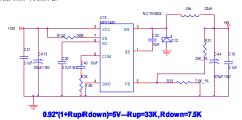
振悦思慧

The state of the s

5VST 通过 AMS1117 转化为 3. 3V,提供给 6M16 CPU 及 E2PROM 供电。



上图为 12V 供电通过 U9_MPS1482 转化为 1. 26V, 提供给 5VST 通过 MPS1482 转化为 1. 26V, 提供给 6M16 内核供电。



12V 通过 MPS1482 转化为 5V 直接提供给 USB 和屏;



FOR use DDR,+2.6VM must be 2.6V,use u8,L13.

FOR use SDRAM, +2.6VM must be 3.3V, use L16

12V 通过 MPS1482 转化为 5V,通过 AMS1117 转化为 3. 3V/2. 6 提供给 6M16 及 DDR 供电。

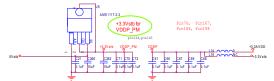
THE PARTY NAMED IN COLUMN TWO IS NOT THE PARTY NAMED IN COLUMN TO THE PART

ntip: 129 jourt 500 d. com/bbs. phip

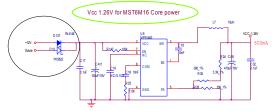
- **简要说明:** 1、5VST 为待机 5V 正常工作为 520MA 左右;
- 2、12V 除以上供电以外还提供给预中放、TCON、通过 7805 转化为 5V 提供给高频头、 转化成 33V 给高频头供电;
 - 3、待机后 12V 大约 4V 左右;

2、32-42寸 M11电源

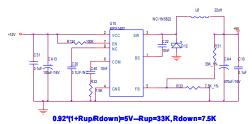
5VST、12V、24V。



5VST 通过 AMS1117 转化为 3.3V,提供给 6M16 CPU 及 E2PROM 供电。

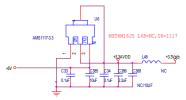


5VST 通过 MPS1482 转化为 1.26V,提供给 6M16 内核供电。



-ANTHERINA

nttP. 129jdmx. 5d6d. com/hbs. phi?



12V 通过 MPS1482 转化为 5V,通过 AMS1117 转化为 3.3V/2.6 提供给 6M16 及 DDR 供电。

- **简要说明:** 1、24V 为伴音功放及背光供电:
- 5VST 为特机 5V 正常工作为 520MA 左右;
 12V 除以上供电以外还提供给预中放、TCON、通过 7805 转化为 5V 提供给高频头、 转化成 33V 给高频头供电;
 - 4、待机后 12V/24V 完全关掉;

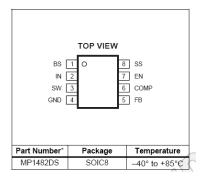
DC_DC 工作原理简介

本机芯采用的 DC DC 电源芯片是 MPS 公司的 MP1482, 它的工作电流为 2A, MP1482 在每个周期都对上下管电流进行监控。当输出对地短路时,上管限流电阻所采样的电压达到所设定的限流点(典型值 3.4A), 芯片工作频率变成 100khz, 并且 COMP PIN 被钳位, 芯片以最小占 空比模式运行。

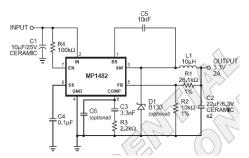
引脚定义见图二:

其中,第①脚为 BS 输入;第②脚为电源输入脚(木机为 14V);第③脚为电源开关输出脚;第④脚为接地脚;第⑤脚为反馈脚;第⑥脚为 COMP 脚,COMP 端电压决定了上管峰值电流以及占空比,而占空比变化控制输出电压变化,从而达到负反馈控制目的;第⑦脚为使能 脚; 第⑧脚为软启动控制输入脚。

nttp://Zoidwx.5d6d.com/bbs.php



典型应用电路:



输出电压计算公式 Vo=0.92v*(1+R1/R2),可根据此获得向要输出的电压值

控制信号的输入和输出

温馨提示:由于某些控制信号后级加有反相电路等,以下说明的高低电平均是指 主芯片的引脚端电压值。

ntip: 179 jant. 586d. com/bbs. php ± ± 也月由了Ippp專項也括照。 ☆ HDMI_OPPLIG(PIND 0 PIN214), 当插入 HDMI 信号线且主芯片检测到 HDMI 的 信号时,此引脚输出一个高电平;

香港

- ☆ PW/2 (PIN165), 屏的背光亮度控制信号,此引脚输出的为脉宽调制信号;
 ☆ IR_IN(PIN163), 此引脚为输入到主芯片的遥控红外信号;
- ON_PANEL (PIN200), 此引脚输出为屏信号处理板的电源控制开关信号, 为高 电平时电源开,为低电平时电源关:

 ☆ POWER_ON(PIN),此引脚输出主电源的控制开关信号,为高电平时主电源开,
- 为低电平时电源板只输出待机用的 SV 电源,其它组电源如 12V, 24V 不输出:
 ☆ KAYL IN(PIN153)和 KBYO_IN(PIN152)为键控板的按键电压输入口,电压通过
- 内置的两个 ADC 取样量化后,根据程序设定响应相关的按键功能;
- ☆ LIGHT_SENSOR(PIN), 屏变功能的感光电压输入口,信号通过内置的 ADC 取样量化后,根据程序设定调整屏背光的亮度:
- ☆ LIGHT_S(PIN154)此引脚输出高低电位从而控制红,绿指示灯的控制信号;
- ON_USB (PIN168), 此引脚输出的为 USB 通道电源的开关信号,低电平时为电源开,高电平时为电源关。注意:只有用户将通道切换到 USB 状态下时,USB 通道才有供电;
- ☆ AMP-MUTB (PIN82), 此引脚输出的为功放的静音信号,高电平为静音,低电平功放正常工作;
- ☆ ON_PBACK (PIN81),此引脚输出为屏背光的开关信号,高电平为关背光,低 电平为开背光;

总线和升级接口

- 1、PIN158 和 PIN159 为外部总线,负责主芯片与 EEPROM、高频头的通讯; 2、PIN160 和 PIN161 为调试总线,设计调试用,不对用户开放,需要专用的工具;

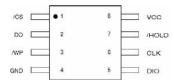
三、串行程序 FLASH 存储器

8M20 机芯主程序存放在主板位号为 U42 的串行 Flash 里面,程序中包含了响应人机交 互的代码,负责引导机器在各个状态下运行的代码和各通道各模式画面参数的代码等,所以一旦 Flash 或其中的内容受到损坏,机器将不能正常运行,这时就需要替换 Flash 或重新升 级里面的内容。升级方法请参考《8M20 软件调试指导书》。

1: 管脚定义

8M20 机芯中采用 4Mbit 的串行 flash。管脚排列见图五:

ntip://Zoidwx.5d6d.com/bbs.php



符号	输入/输	管脚名称
	出	
/CS	输入	芯片选择输入脚(低电平选中)
DO DO	输出	数据输出脚。
WP	输入	写保护脚,(高电平保护)
GND		接地脚
DIO	输入/输	数据输入输出脚
	出	
CLK	输入	串行数据输入脚
/HOLD	输入	锁定脚(此脚可不需复位芯片而临时停止与 SPI flash 的串行
		通讯)
VCC		供电脚 (2.7V-3.6V)

2: 程序存储器部分的电路原理图



图六

3: 原理图解析

- 存器)指令,低电平时与BPL(块保护锁定)寄存器共同决定写的状态。

香港

nttP: 129 dwx. 5d6d. com/bbs. php

WP#	BPL	Execute WRSR Instruction
L	1	Not Allowed
L	0	Allowed
Н	Х	Allowed

T2.0 129

图七

☆ 挂起保持:此脚(HOLD#)直接拉高,即不使用保持功能。

4: 工作状态说明

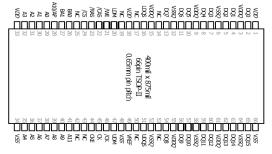
待机状态: 待机状态时 SCK 的频率为 14MHz。 开机状态: 开机状态时 SCK 的频率为 36MHz。 可依此判断 flash 的工作频率是否正确。

四、8M*16位DDR

主芯片在工作时会处理大量的数据并产生大量的中间结果,而这些数据需要一个临时仓 库做为中转仓、这个中转仓必需有足够大的存取速度和容量,但断电后不要求保存、DRAM、SDRAM、DDR SDRAM等都可以作为这一个仓库。这个仓库有着至关重要的作用,一旦这个仓库受到损坏将使中转的东西发生"变质",则发生"花

率同步动态随机存储器) HY5DU281622FTP, 其大小为128Mbit, 时钟速率为250MHz, 采用2.5V 供电。 其管脚定义见图十:

nttp://Zoidwx.sded.com/bbs.php



图十

管脚	管脚类型	简单描述
CK、 /CK	Input	差分对时钟输入
CKE	Input	时钟使能输入
/CS	Input	对除了CK、/CK、CKE、DQS、DM的其他输入端的使能输入
BAO、BA1	Input	扇区地址输入
A[011]	Input	地址输入
/RAS、/CAS、/WE	Input	各命令输入
DM (LDM、UDM)	Input	数据输入屏蔽,用于字节的读写
DQS (LDQS, UDQS)	I/0	数据输入/输出选通;LDQS相应DQ[07],UDQS相应DQ[815]
DQ[015]	I/0	数据输入/输出脚
V _{DD} V _{SS}	Supply	内部电路和输入缓存供电
VDDQ VSSQ	Supply	输出缓存和噪声抑制电路供电
V _{REF}	Supply	输入SSTL接口参考电压
NC	No Con	无连接

五、高频头

8M20 系列机芯采用了成都袒光公司生产的 HFT-8B/115CW 型高频头 5221-380115-0H00. 它采用频率合成的选合方式,覆盖了全增补电视频道,兼容 PAL 和 NTSC 制式。具体介绍如下;

香港

, sded complete by the later of the later of

1: 高频头引脚说明

端子序号	端子名称	端子说明	端子电压	
Terminal No.	Terminal name	Description	Voltage	
1	AGC	AGC 电压供给端子(AGC voltage supply)	4.0V Gain Max.	
2			_	
3	AS	地址选择线(Address Selection Line)	-0.3V To 5.5V	
4	SCL	时钟线 (Serial Clock Line)	-0.3V To 5.5V	
5	SDA	数据线 (Serial Data Line)	-0.3V To 5.5V	
6	NC	NC 悬空 (No Connected)		
7	BP	调谐器供电端子 (+B For PLL & Mixer)	+5V	
8				
9	BT/LOCK	调谐电压供给端子(Tuning Voltage Supply)	33. OV	
10				
11	IF1	中頻输出端子 (IF Output)		

注意: 本机芯的第三脚(地址选择脚)必须接地。

2: 基本参数介绍

接收制式: PAL D/K, I, BG; NTSC M 制

3)

複数 即3. PAL D/A, 1, Bu; NISU M 明 朔道 特殊系统: 頻率合成 (PLL SYSTEM) 调谐 削式: 頻率合成方式 (PLL IIC) 中頻頻率: PIF: 图像中頻 38MH, CIF: 色副 敬波 中頻 33.57MH,

SIF: 伴音中頻 31. 5MH_z 接收頻道划分: VHL: 49. 75MH_z---144. 25MH_z

VHF: 152. 25MH_z--424. 25MH_z
UHF: 432. 25MH_z--863. 25MH_z

输入阻抗: 75Ω

输出阻抗: 75Ω

3: 工作原理

31 上下林地 高頻泉的工作原理可以分为:输入回路,高放,级何双调谐回路(即高放输出和混频输 入回路),本据,混频和中频输出电路6个部分,它的工作原理如下;

高频头接收到信号以后,经过输入回路匹配后,送到高放电路进行高频放大,经过线性放大以后,送入级间双调谐回路进行阻抗匹配,然后送入混频电路,与本振电路产生的一个比输入信号高 38MHZ 的本振信号进行差拍,产生 38MHZ 的中频信号,由中频输出电路从高频 头的第十一脚输出。 nttp://Zoidwx.sded.com/bbs.php

六、EEPROM

本机芯使用的 EEPROM 是 U4 (AT24C32).

其引脚定义见图十一:



图十一 U11 存储的为一些原始设定和用户自定义的如搜台音量等信息。使用时,1~4 脚接地,

件音切换开关 U28_74C4052 的工作原理:

其引脚功能见图十五:



PIN	SYMBOL	DESCRIPTION
1	2Y0	independent input or output
2	2Y2	independent input or output
3	2Z	common input or output
4	2Y3	independent input or output
5	2Y1	independent input or output
6	Ē	enable input (active LOW)
7	VEE	negative supply voltage
8	GND	ground (0 V)
9	S1	select logic input
10	S0	select logic input
11	1Y3	independent input or output
12	1Y0	independent input or output
13	1Z	common input or output
14	1Y1	independent input or output
15	1Y2	independent input or output
16	Vcc	positive supply voltage

图十五

MITP. 129 day to be seen to be se

真值表为: FUNCTION TABLE

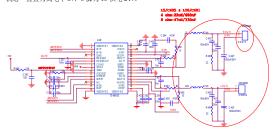
	INPUT ⁽¹⁾		CHANNEL BETWEEN	
Ē	S1	S0	CHANNEL BETWEEN	
L	L	L	nY0 and nZ	
L	L	н	nY1 and nZ	
L	Н	L	nY2 and nZ	
L	Н	Н	nY3 and nZ	
Н	X	X	none	

Note

1. H = HIGH voltage level
L = LOW voltage level
X = don't care.

在 8M20 机芯中,AV1/SVIDEO 通道伴音输入到 U28 的 12 脚, 1 脚中,AV2 通道伴音输入 到 14 脚, 5 脚中,AV3 通道伴音输入到 15 脚, 2 脚中,使能信号/E 接地,切换开关信号 S1, S2 并联,由真值表可知,当 SW0, SW1 为低时,AV1/SVIDEO 通道伴音输入到主芯片,当 SW0 为 低, SW1 为高时, AV3 通道伴音输入到主芯片, 当 SW0 为高时, SW1 为低时, AV2 通道伴音输入

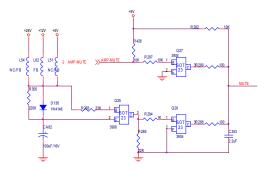
件音电路 8M20-M11 使用的是 PHLIP 公司的 CLASS-D 类功放 TDA8932,本机芯这种使用方式时,标 准供电 227、最大 36V,本机芯供电 24V: 2-3、14-15 为件音输入脚 5 脚为 ENGAGE 被用作 MITE 使用,高电平(2-6V)为 MITE 状态,低电平(0-0. 8V)为 ENGAGE 状态,6 脚为 POWER UP 本机芯一直置为高电平 5V,8 脚为 IC 供电 24V。



MUTE 及关机电路

·特別規模

MITP. 129 day to be seen to be se



目前使用的关机电路供电为 12V, IC 输出 MUTE 为低电平时 MUTE;

十二: 常见故障及分析

1: 背光不亮指示灯亮

- a) 检查有无 24V 电源;
- □ 世島日九 2年 日郷:
 b 检査主板 CON14 第 1, 第 2 脚是否为高;
 a, b 正常, 背光板景林、如不正常, 接着往下检查;
 c) 检查有无连焊, 虚焊, 漏焊;
 d) 检查待机相关供电是否正常;
 e) 晶板 11 是否起报;

- c), 动正常, 但晶振不起振, 重点检查晶振, 主芯片及其外围电路; 如晶振正常, 接着往下检查; f) 开机复位电路的输出波形是否正常;

- g) EEPROM 的总线有无拉低; h) 程序存储器 U42 各引脚波形是否正常;

2: 花屏

- a) LVDS 輸出部分:主板插座 CON12 连焊, 虚焊; 屏线松动, 断线; 主芯片 U42 的 LVDS 輸出部分的排組连焊, 虚焊;
 b) 主芯片 U41 与 DDR_U12 之间数据线, 地址线等的连线短路, 开路;
- c) EEPROM 数据错乱,造成屏参选择不对;

香港

nttp://Zoidwx.5d6d.com/bbs.php

3: TV 无信号

- a) CPU 正常工作, OSD 正常显示, 但 AV, TV 均无显示, 检查主芯片 ADC 部分电压, 信号输入电容,更换主芯片;
- b) TV 全部无台:

进工厂模式,清理 EEPROM,重开机搜台,如仍不正常,继续检查;

首先将高频头的 IF 输出 C800 断开,在 C800 处接一个 38MIZ 的信号,看此时是否有信号,如仍没有信号,则故障可能出在声表,中放或解码部分,否则为高 频头及其外围电路有故障,接着先检查高频头的5V电压供电是否正常,如正常, 再检查 IIC 总线是否畅通,是否有数据交换,再检查调谐电压 33V 是否正常,以上如正常,则检查在搜台过程中有没有台一闪而过,有台而锁不住,则检查 TUNER 的 AGC 电路和 EEPROM 的写保护脚。

c) TV 高端无台: 若仅仅是在三个波段的最高端无台或台不稳定,可以检查在波段最高端时 VT 电压有多少,在此时 VT 电压应该在 29V 以上到 33V。如果 VT 电压过低,则变 客管的工作点会不稳定,而本振频率是通过改变变容管的电容来改变的、变容管工作不稳定会引起本振工作不稳定,造成高端的台不稳或无台,此时可以更改

C827 的容量,使 VT 电压达到规定的要求。 d) 电视信号弱,此时先检查电视频道是否搜索在正常的位置,有没有锁偏。如频 道正常, 请检查 AGC 电路是否正常。

4: 光感屏变无效

光感小板的元器件和连线都比较少,如果电视机出现"光感肝变"无变化时,可以在变化环境光亮度的同时测量光感小板的电压输出,最低 0. 7v, 最高 3. 7v, 若电压无变化 则为小板出问题,若电压有变化还不起作用则 IC 有问题。

香港港

NttP: 129 dwx. 5d6d. com/bbs. phi?

8M20 软件调试简要指导

以下是工厂菜单的介绍说明: 1.如何进入工厂模式

先将音量减到零,再按住本机的"音量-"同时按用户遥控器的"屏显"键,即可进入

2. 如何退出工厂模式

在工厂模式下,通过用户遥控器的"屏显"键,即可退出工厂模式;

3. 如何进入老化模式

进入工厂模式,将 SINGLE KEY 设置成 ON,然后按工厂遥控器的老化模式键即进入老化

如果发现工厂遞控器部能使用,有可能 SINGLE KEY 为 OFF, 请先将音量减到零,再按住本机的"音量-"同时按用户遞控器的"屏显"键,进入工厂模式,将 SINGLE KEY 设置为 0N之后在进入老化模式。

4. 软件版本信息说明

在工厂菜单的最上方,有软件版本的说明信息,格式举例如下: CPU:8M20-VER1.0-090505 (软件版本日期) EEP:8M20-090505 TYPE: LGD 26S15HM **5. 工厂菜单每项的功能介绍:** (EEPROM 的日期) (屏体+机型)

ADC 校正:

SOURCE	YUV	
R OFFSET	1	28
G OFFSET	1	30
B OFFSET	1	27
R GAIN	7	1
G GAIN	6	6
B GAIN	7	1
AUTO TUNE		

注: VGA 超道和 YUV 通道下才需要调节此项,且 VGA 要在同时有全黑和全白的图像下选中 AUTO TUNE 按"音量+"键即可,YUV 要在全彩条的图像下选中 AUTO TUNE 按"音量+"键。 另外,YUV 和 VGA 一定要在 ADC 校正之后在调节白平衡。 ntip: 1/20jdint. 5d6d. com/bbs. phi?

白平衡调整项:

SOURCE	AV I
COLOR TEMP	Standard
R	130

G 128 130 R OFFSET 9 G OFFSET B OFFSET 10

注:选中选项后按 '音量加/减'调节该项值的大小

SINGLE KEY OFF 工厂遥控器的开关

Product_Clear EEP 工厂生产清 EEPROM 数据 (未清掉 EDID) Maching Switch 0FF 工程机开关

AfterSer.EEP Reset EEPROM 复位(售后维修时使用)

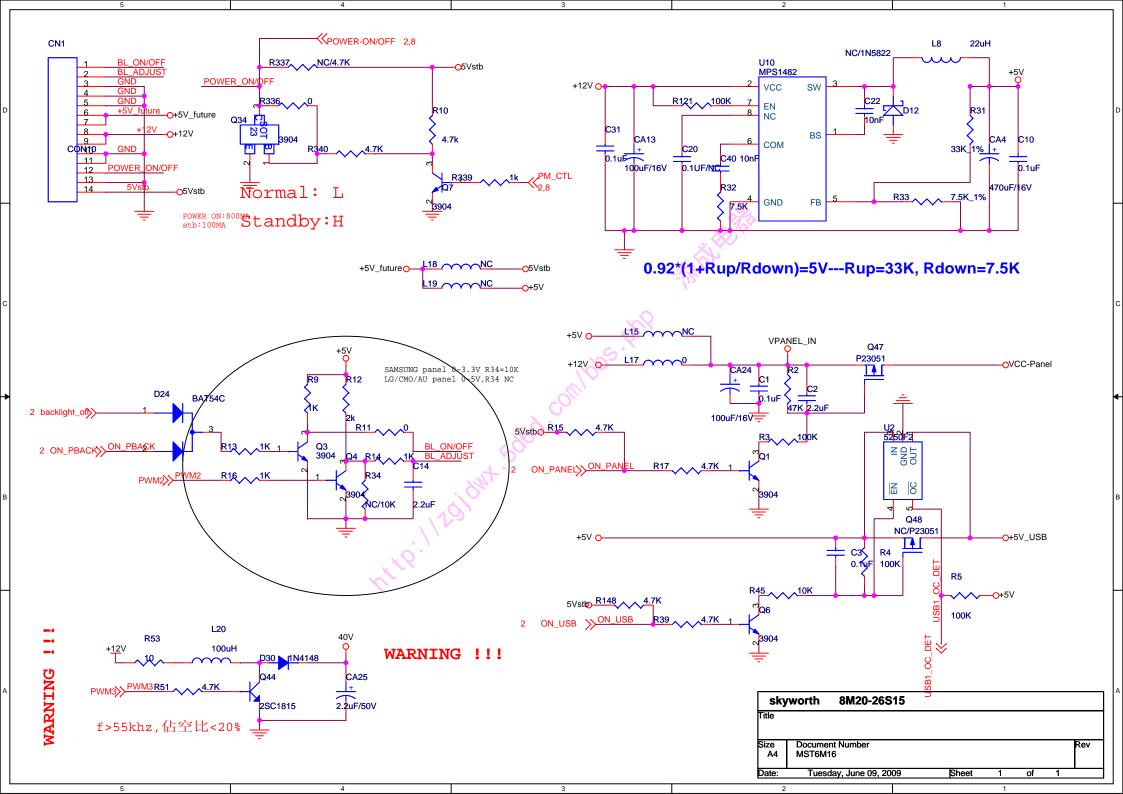
SINGLE KEY 为 ON 时工厂遥控器才可以使用,出厂之后为 OFF.

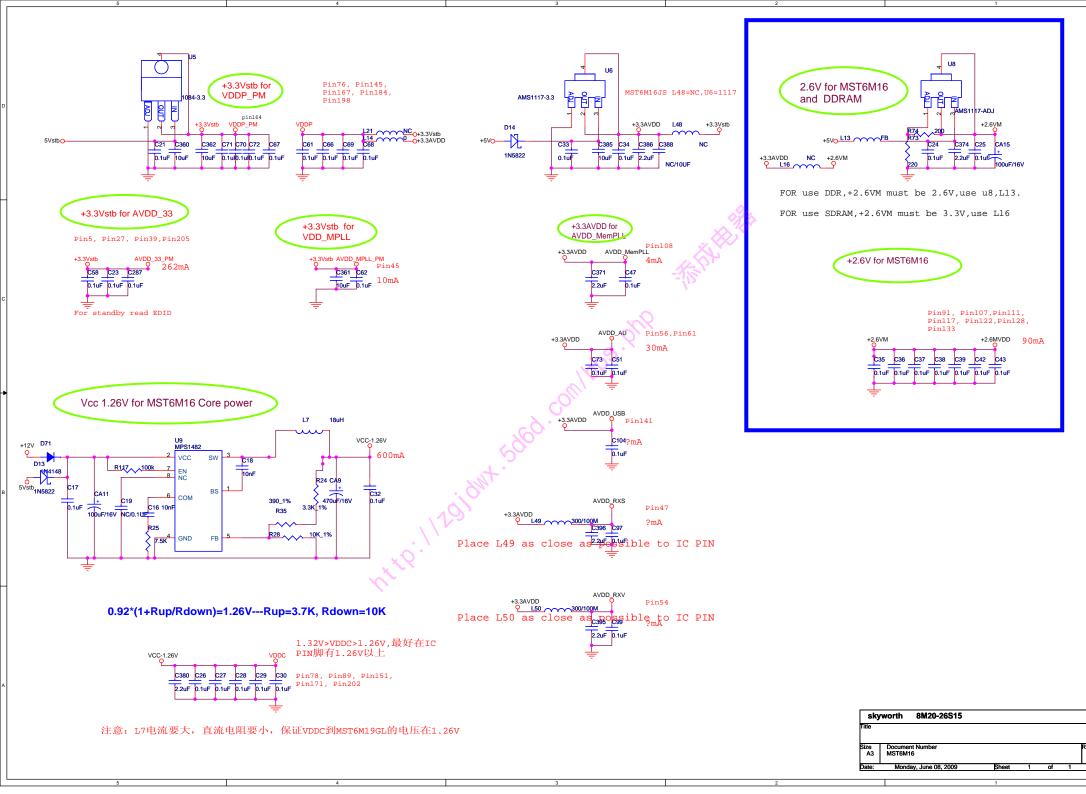
Product_Clear_EEP 仅仅为生产中如果需要初始化 EEPROM 时使用,选中此项,按下"音量+"等待后面出现 OK 之后,然后一定要电源关机,重新开机,另外如果在调试时发现数据 调试错乱,也可以 Product_Clear EEP, 按照上面的步骤重新初始化;此方式没有清掉 EDID, 比 AfterSer. EEP Reset 初始化速度会快一点,并且初始化之后会将单键模式(工厂遥控器 开关)打开。

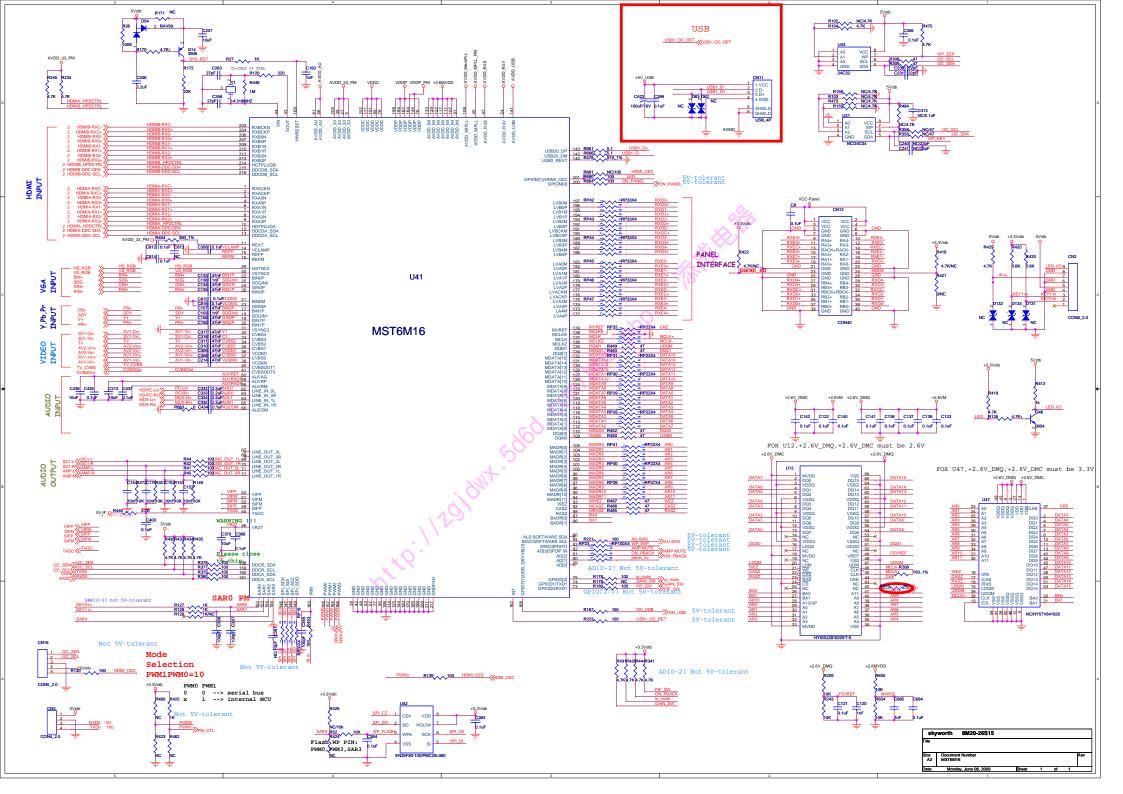
Maching Switch 工程机开关,如果是普通的家庭用户使用 此项为 OFF. AfterSer. EEP Reset 为售后升级新的软件时,如果更改了 EEPROM 中数据之后,选中此项. 按下"音量+"等特后面出现 OK之后,然后一定要电源关机,重新开机:另外如果在调试时 发现数据调试错乱,也可以AfterSer. EEP Rese, 按照上面的步骤重新初始化。 以上所有项不要轻易调整,另外,未涉及到的工厂项是无需调整的项。

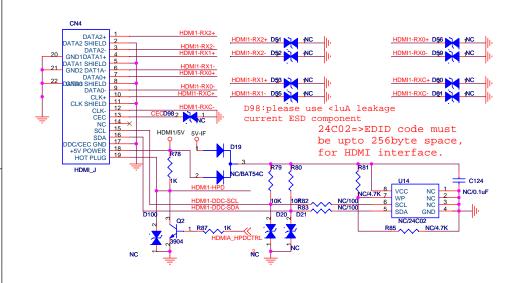
振游艇糖

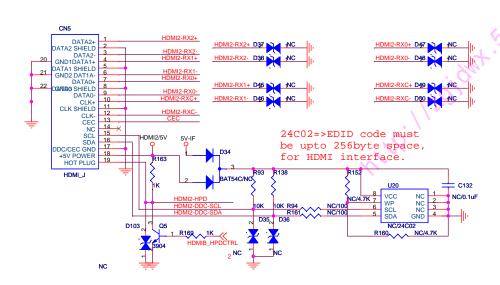
MttP: 170 dwt. 5d6d. com/bbs. php











HDMI1-RX2+	R88		10	HDMIA-RX2+	⟨ ⟨ HDMIA-RX2+ 2 	,
HDMI1-RX2-	R89	\mathbf{x}^{-}	10	HDMIA-RX2-	HDMIA-RX2- 2	
HDMI1-RX1+	R90	\sim	10	HDMIA-RX1+	HDMIA-RX1+ 2	-
HDMI1-RX1-	R91	\mathbf{x}^{-}	10	HDMIA-RX1-	HDMIA-RX1- 2	
HDMI1-RX0+	R92	\mathbf{x}^{-}	10	HDMIA-RX0+	HDMIA-RX0+ 2	-
HDMI1-RX0-	R137	\mathbf{x}^{-}	10	HDMIA-RX0-	HDMIA-RX0- 2	
HDMI1-RXC+	R155	\mathbf{x}	10	HDMIA-RXC+	HDMIA-RXC+ 2	-
HDMI1-RXC-	R156	Y,-	10	HDMIA-RXC-	HDMIA-RXC+ 2	
HDMI1-DDC-S		\times	100	HDMIA-DDC-SCI	MUMIN DDC SCI	,
HDMI1-DDC-S	D/R157,	\mathbf{x}	100	HDMIA-DDC-SD/	HDMIA-DDC-SCL	2

For CEC Leakage Protect



HDMI2-RX2+	R182	10	HDMIB-RX2+	⟨HDMIB-RX2+	2
HDMI2-RX2-	R184	10	HDMIB-RX2-	HDMIB-RX2-	5
HDMI2-RX1+	R185	10	HDMIB-RX1+	HDMIB-RX1+	2
HDMI2-RX1-	R190	10	HDMIB-RX1-	HDMIB-RX1+	2
HDMI2-RX0+	R206.	10	HDMIB-RX0+		2
HDMI2-RX0-	R173.	10	HDMIB-RX0-	SHDMIB-RX0+	2
HDMI2-RXC+	R175	10	HDMIB-RXC+	SHDMIB-RX0-	2
HDMI2-RXC-	R176.	10	HDMIB-RXC-	MDMIB-RXC+	2
HDMI2-DDC-S0	IR177.	100	HDMIB-DDC-SCL	MDMIB-RXC-	2 _
HDMI2-DDC-SI		100	HDMIB-DDC-SDA	K HDIMIR-DDC-2CF	
	~~~	.00	550 051	CHDMIB-DDC-SD/	١ 2

sky	/worth	8M20-26S15					
Title							
Size		nt Number					Rev
A3	MST6M1	16					
Date:	Friday	, May 15, 2009	Sheet	1	of	1	

